

所属・職・氏名	岩手大学工学部 電気電子工学科 電子システム工学 教授・田山 典男
シーズ名	画像再構成の専用VLSI
シーズの概要	「産業用CTの画像再構成の原理(FMR)」に基づいて、画像再構成計算を高速に大量処理する並列アーキテクチャ「パイプライン同時並列処理方式」を考案して、FMR専用VLSIの基本設計を担当した。30万ゲートに及ぶ超大規模集積回路を開発した。エンベデッド・アレイ型カスタムVLSI で、32個の積和演算器とメモリ等を内蔵している。 
その他参考資料	
共同研究機関・企業	岩手県工業技術センター他
特許(出願)番号	