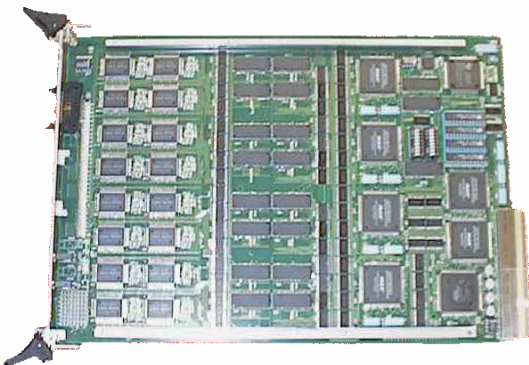


所属・職・氏名	岩手大学工学部 電気電子工学科 電子システム工学 教授・田山 典男
シーズ名	画像再構成の並列計算ボード
シーズの概要	計算ボード1枚に前記のFMR専用VLSI を32個搭載しているの で、積和演算器が1,024個搭載されている。従って、1,024個の演算 器が行毎にパイプライン同時並列処理方式で画像再構成計算を同時 実行するので、大変計算能力を持っている。このFMR専用並列ボー ドは、8層の多層プリント基板で回路構成されている。 
その他参考資料	
共同研究機関・企業	岩手県工業技術センター他
特許(出願)番号	