

所属・職・氏名	岩手大学工学部 電気電子工学科 電子システム工学 教授・田山 典男
シーズ名	画像再構成の超並列計算装置
シーズの概要	大型の3次元画像($512 \times 512 \times 224$)を、高速に再構成計算する「FMR超並列計算方式」の基本設計を担当した。FMR専用の並列計算ボードを7枚実装しているので、積和演算器が7,168個搭載されている。100nsのメモリを用いたので、積和演算器のフル動作時の計算能力は、11方向投影から 512×512 画像を0.018秒で再構成する。
その他参考資料	
共同研究機関・企業	岩手県工業技術センター他
特許(出願)番号	